```
UP:   LD      F0,0(R1)
      MULT    F4,F0,F2
      SD      0(R1),F4
      SUBI    R1,R1,#8
      BNE     R1,UP
```

Time →	1	2	3	4	5	6	7	8	9	10
Decoder	LD	MULT	SD	SUBI	BNE	LD	MULT	SD	SUBI	BNE
LBuff (1)			Valid					Valid		
LBuff (2)										
LBuff (3)										
i+ L,R (7)						Valid				
i+ L,R (8)										
f+ L,R (10)										
f+ L,R (11)										
f* L,R (12)			1,V	V,V					Valid	
f* L,R (13)								1,V	V,V	
f/ L,R (14)										
CDB Tag			1			7		1	12	
R0										
R1					B,7	B,7				B,7
R2										
FLR0		B,1	B,1				B,1	B,1		
FLR2										
FLR4			B,12	B,12	B,12	B,12	B,12	B,13	B,13	B,13
FLR6										
FLR8										
FLR10										
SDB1				B,12	B,12	B,12	B,12	B,12	B,12	
SDB2									B,13	B,13
SDB3										